

CHRISTIAN-ALBRECHTS-UNIVERSITÄT ZU KIEL
Institut für Informatik

Lehrstuhl für Technische Informatik
Prof. Dr. Manfred Schimpler
Dipl.-Inf. Lars Wienbrandt



FPGA-Entwurf mit VHDL

Sommersemester 2011

Serie 1

Aufgabe 1

Installieren Sie bis zum 29.04. die Xilinx ISE Entwicklungsumgebung (Version 12.4) auf Ihrem PC!
<http://www.xilinx.com/support/download/index.htm>

0 Punkte